



**Emanuele  
Renzi**

Data di nascita:

Nazionalità: Italiana

## CONTATTI

## PRESENTAZIONE

Field Application Engineer specializzato in architetture embedded/FPGA, supporto progettazioni basate su FPGA/SoC/ACAP: specifiche architettura, selezione dei componenti, schematici, constraint e firmware VHDL/verilog, soft core FPGA, kernel linux embedded.

## ESPERIENZA LAVORATIVA

**06/04/2021 - ATTUALE** - Firenze, Italia

### Field Application Engineer

Avnet Silica

Field Application Engineer specializzato in architetture embedded/FPGA

Settore: Distribuzione semiconduttori

**08/03/2020 - 05/04/2021** - Firenze, Italia

### Electronic Engineer

Autostrade Tech S.p.A.

Progettazione Elettronica per sistemi di pedaggio, monitoraggio e tutor

Settore: Sistemi di pedaggio e di controllo delle infrastrutture stradali

**31/10/2012 - 07/03/2020** - Campi Bisenzio, Italia

### Hardware Engineer

Leonardo S.p.A.

Progettazione schede elettroniche per sistemi elettroottici di sorveglianza

Settore: Elettronica per sistemi di difesa

**19/06/2011 - 30/10/2012** - Florence, Italia

### FPGA Design Engineer consultant

Altran Italia S.p.A.

Consulente FPGA per sistemi di processazione video real time

Settore: consulenza ingegneristica

## ISTRUZIONE E FORMAZIONE

**30/09/2009 - 17/04/2011** - Firenze, Italia

### Laurea Magistrale in Ingegneria Elettronica

Università di Firenze

Voto: 110/110 cum laude

**30/09/2006 - 28/09/2009** - Firenze, Italia

### Laurea Triennale in Ingegneria Elettronica

Università di Firenze

Voto: 109/110

**08/2002 - 06/2006** - Bagno a Ripoli, Italia

### Diploma Matematico Informatico

Istituto Tecnico Commerciale Alessandro Volta

Voto: 96/100

## COMPETENZE LINGUISTICHE

**LINGUA MADRE:** italiano

**ALTRE LINGUE:**

inglese

**Ascolto**  
B1

**Lettura**  
B1

**Produzione orale**  
B1

**Interazione orale**  
B1

**Scrittura**  
B1

## COMPETENZE DIGITALI

### Le mie competenze digitali

#### Competenze tecniche

Programming skills: VHDL, Verilog, C, C++, JS / Xilinx Artix7, Kintex 7, Zynq, Zynq UltraScale+ MPSoC / Laboratory instruments / High speed serial transceiver (GTX, GTP, GTH) / Digital and analogue videos (SDI, PAL, VGA, XGA, HDMI, TFT LVDS) / Network Protocols (RTSP, RTP, UDP, IP, MAC, ARP, ICMP, IGMP, SNMP) / Memory DDR3, DDR4, LPDDR4 Interfaces / Communication standards (UART, USB, CAN, I2C, SPI,)

#### Strumenti

Linux (RHEL, CentOS, Ubuntu, Debian) / Xilinx: Vivado, ISE, ISim, EDK, SDK, ChipScope / Mentor Graphics Xpedition® Enterprise: Designer, CES, HyperLinX, EDM, Layout / Cadence: Orcad / Microsoft Windows and Office tools / Sketch Up : 3D Design / Microchip: MPLAB IDE

## PATENTE DI GUIDA

- **Patente di guida:** A1
- **Patente di guida:** B

## HOBBY E INTERESSI

- **Volontariato in parrocchia Rignano sull'Arno**
- **Calcio dilettantistico Polisportiva San Clemente**

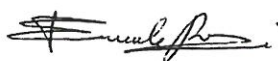
## COURSES AND CERTIFICATIONS

### Corsi e Certificazioni

FPGA-SOC Xilinx (ZinQ), ed.2. – Università di Napoli  
Linux for Embedded – Develer  
Vivado Design Suite : STA and XDC – Mindway/Xilinx  
ReqTracer for FPGA/ASIC Design Assurance - Mentor Graphics  
HDL Designer- Mentor Graphics  
I/O Designer- Mentor Graphics  
CES for Expedition PCB- Mentor Graphics  
DxDesigner for Expedition - Mentor Graphics  
i-Gr@d Graduate Programme - Selex ES

---

*Autorizzo il trattamento dei miei dati personali presenti nel CV ai sensi dell'art. 13 d. lgs. 30 giugno 2003 n. 196 - "Codice in materia di protezione dei dati personali" e dell'art. 13 GDPR 679/16 - "Regolamento europeo sulla protezione dei dati personali".*



Rignano sull'Arno, 27/06/2022

Emanuele Renzi